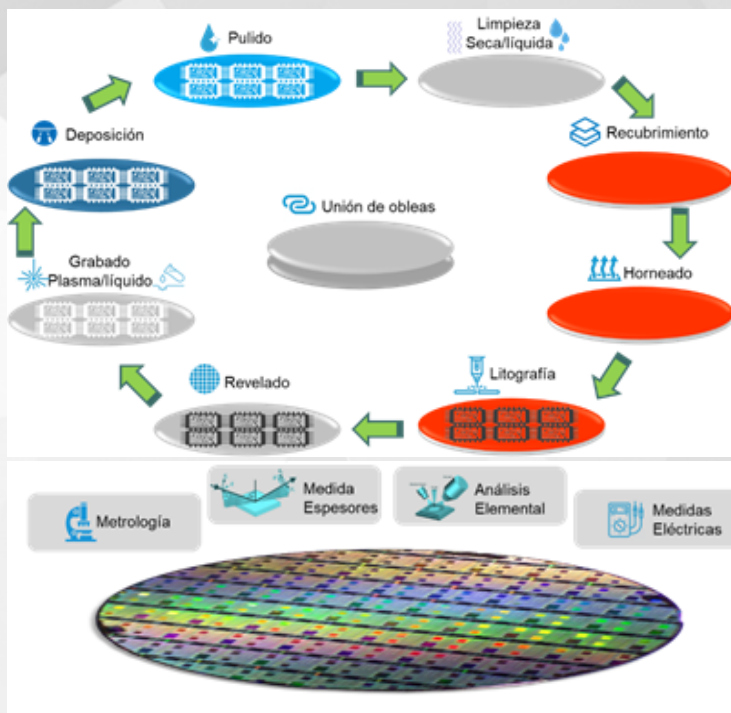


FABRICACIÓN DE SEMICONDUCTORES: TÉCNICAS Y PROCESOS

Ante la creciente demanda de semiconductores y la necesidad de acelerar la autonomía en la fabricación de chips, España y Portugal han puesto en marcha iniciativas estratégicas para fomentar la industria de la microelectrónica y los semiconductores. Estas iniciativas incluyen el refuerzo de la capacidad científica con acciones para fortalecer la I+D+i, la construcción de plantas de fabricación y el apoyo financiero a startups innovadoras. La construcción de un dispositivo electrónico moderno emplea numerosas técnicas de procesamiento.

En éste evento repasaremos todos estos procesos y presentaremos comparativas entre las diferentes técnicas utilizadas. Además presentaremos diferentes técnicas de inspección aplicadas entre los diferentes pasos de fabricación.



Conference



Martes, 10 Octubre
10:00 AM

Programa

10:00 Fabricación de semiconductores
Salas Blancas, Limpieza, Recubrimiento, Horneado, Litografía, Revelado
11:00 Coffee & snacks
11:30 Fabricación de semiconductores
Grabado, Deposición, Pulido, Unión de obleas, Técnicas de Inspección

ORGANIZADORES



Irida
Advanced Solutions for Science

Presentador

Dr. Nikos Ekizoglou
Product Manager
www.irida.es

Lugar:

Bld. Martina Casiano, 3er. Piso
UPV/EHU Science Park, Barrio Sarriena s/n
48940 Leioa, Spain

<https://maps.app.goo.gl/dxBFbFciFyWGR4dy7>

SI QUIERES ASISTIR, REGÍSTRATE
HACIENDO CLICK AQUÍ: